

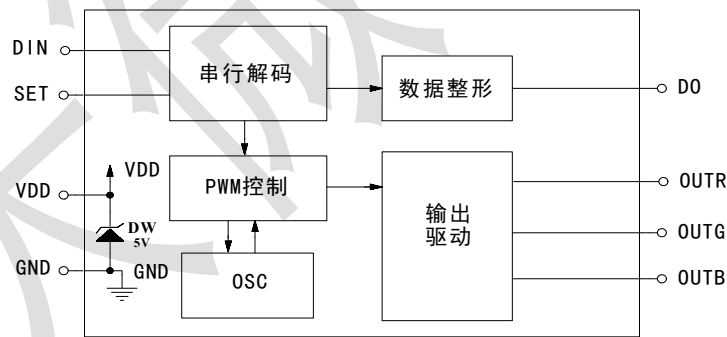
## 一、特性描述

TM1804 是三通道LED（发光二极管）驱动控制专用电路，内部集成有MCU数字接口、数据锁存器、LED 高压驱动等电路，VDD内带 5V稳压管。通过外围MCU控制实现该芯片的单独辉度、级联控制实现户外大屏的彩色点阵发光控制。本产品性能优良、质量可靠。

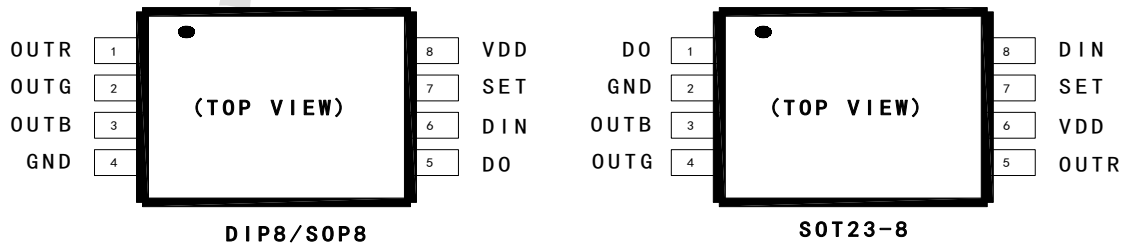
## 二、功能特点

- 采用高压功率CMOS工艺
- 输出端口耐压 30V
- VDD内部集成 5V稳压管
- VDD串接电阻，工作电压支持 6~24V
- 辉度调节电路, 256 级辉度可调, 低亮度时等效 1024 级
- 单线串行级联接口
- 振荡方式：内置RC振荡并根据数据线上信号进行时钟同步，在接收完本单元的数据后能自动将后续数据整形后通过数据输出端发送至下级, 信号不随级联变远而出现失真或衰减
- 内置上电复位电路
- PWM控制端能够实现 256 级调节
- 能通过一根信号线完成数据的接收与解码
- 当刷新速率为 30 帧/s时，级联点数低速模式下不小于 512 点，高速模式下不小于 1024 点
- 数据发送速度可为 400Kbps或 800Kbps两种模式
- 封装形式：SOP8、DIP8、SOT23-8.

## 三、内部结构框图



## 四、管脚信息

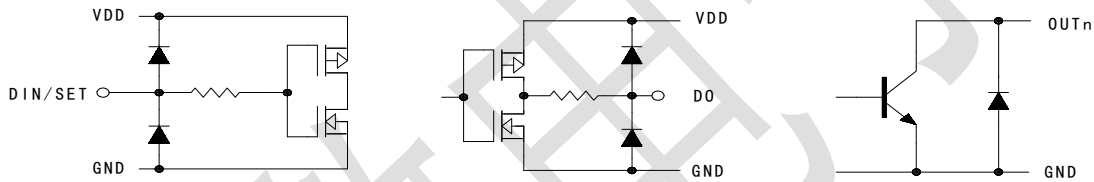


TM1804

## 五、管脚功能

引脚名称	引脚序号		I/O	功能描述
	DIP8/SOP8	SOT23-8		
DIN	6	8	I	显示数据输入
DO	5	1	0	显示数据级联输出
SET	7	7	-	接VDD: 低速模式; 悬空: 高速模式
OUTR	1	5	0	Red PWM控制输出
OUTG	2	4	0	Green PWM控制输出
OUTB	3	3	0	Blue PWM控制输出
VDD	8	6	-	DC 5V±10%
GND	4	2	-	接系统地

## 六、输入输出等效电路



集成电路系静电敏感器件，在干燥季节或者干燥使用环境内，容易产生大量静电，静电放电可能会损坏集成电路，天微电子建议采取一切适当的集成电路预防处理措施，不正当的操作和焊接，可能会造成 ESD 损坏或者性能下降，芯片无法正常工作。

## 七、极限参数 (1) (2)

参数名称	参数符号	范围	单位
逻辑电源电压	VDD	-0.5 ~ +7.0	V
输入电压范围	VIN	-0.5 ~ VDD+0.5	V
端口驱动电流	IOUT	60	mA
驱动端口耐压	VOUT	-0.5 ~ +30.0	V
时钟频率	FCLK	800	KHZ
工作温度	Topr	-40 ~ +85	°C
储存温度	Tstg	-55 ~ +150	°C
静电 ESD	人体模式 (HBM)	2000	V
	机器模式 (MM)	200	V

(1) 芯片长时间工作在上述极限参数条件下，可能造成器件可靠性降低或永久性损坏。天微电子不建议实际使用时任何一项参数达到或超过这些极限值。

(2) 所有电压值均相对于系统地测试。

## 八、推荐工作条件

在-40℃~+85℃下测试，除非另有说明			TM1804			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
逻辑电源电压	VDD		4.5	5.0	6.5	V
驱动端口耐压	Vout				24.0	V
高电平输入电压	Vih		3.8		VDD	V
低电平输入电压	Vil		GND		1.5	V
高电平输出电流	Ioh	VCC=5.0V,SDO=4.8V		1		mA
低电平输出电流	Iol	VCC=5.0V,SDO=0.5V		10		mA
驱动端口灌电流	Iolc	OUTR, OUTG, OUTB =0.5V		40	45	mA
工作温度	Ta		-40		+85	℃
工作结温	Tj		-40		+125	℃

## 九、电气特性

在 VDD=4.5~5.5V 及工作温度为-40℃~+85℃下测试， 除非另有说明			TM1804			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
高电平输出电压	Voh	Ioh=-6mA	VDD-0.5		VDD	V
低电平输出电压	Vol	Iol=10mA			0.5	V
VDD 电流	Idd	OUTR, OUTG, OUTB ,DIN, DO= 开路,VDD=5.0V	1	3	5	mA
驱动端口灌电流	Iolc	OUTR, OUTG, OUTB 开= 0.5V		40	45	mA
输出漏电流	Iolk	OUTR, OUTG, OUTB =OFF			0.1	μA
驱动端口 PWM 周期	T <sub>PWM</sub>	OUT 接 1K 上拉电阻	3	3.5	4	ms
动态电流损耗	I <sub>dddyn</sub>	OUTR, OUTG, OUTB =OFF DO=开路			1	mA
消耗功率	PD	Ta=25℃			250	mW
驱动端口导通电阻	Ron	VDD=5.0V		13		Ω

## 十、开关特性

在 VDD=4.5V~5.5V 及工作温度为-40℃~+85℃下测试， 除非另有说明			TM1804			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
低速模式	Fc1			400		KHz
高速模式	Fc2			800		KHz
传输延迟	Td	DIN → DOUT			300	ns
下降时间	Thl	CL = 300pF, OUTR/OUTG/OUTB			120	μs
输入电容	Ci				15	pF

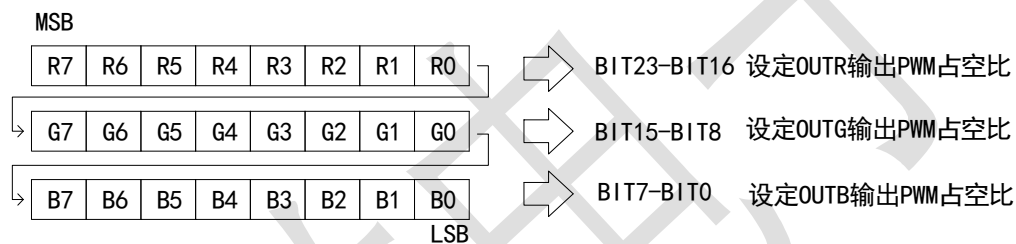
## 十一、功能说明

本芯片采用单线通讯方式，采用归零码的方式发送信号。芯片在上电复位以后，接受DIN端送来的数据，接收完 24bit后，D0端口开始转发DIN端继续发来的数据，为下个级联芯片提供输入数据。在转发数据之前，D0口一直为低电平。如果DIN输入RESET复位信号，芯片将在复位成功后根据接收到的 24bit 数据输出相对应PWM占空比波形，且芯片重新等待接收新的数据，在接收完开始的 24bit数据后，通过D0 口转发数据，芯片在没有接受到RESET信号前，OUTR、OUTG、OUTB管脚原输出保持不变。

芯片采用自动整形转发技术，信号不会失真衰减，使得该芯片的级联个数不受信号传送的限制，仅仅受限刷屏速度要求。

## 十二、时序特性

### 1. 24bit 的数据结构



高位先发，按照RGB的顺序发送数据。

### 2. 低速模式时间

符号	参数	测试条件	最小值	典型值	最大值	单位
T0H	输入 0 码，高电平时间	VDD=5.0V GND=0V	600	720	780	ns
T1H	输入 1 码，高电平时间		1300	1440	2000	ns
T0H'	输出 0 码，高电平时间		--	720	--	ns
T1H'	输出 1 码，高电平时间		--	1440	--	ns
T	0 码或 1 码的周期时间		--	2.5	--	us
Treset	Reset码，低电平时间		40	--	--	us

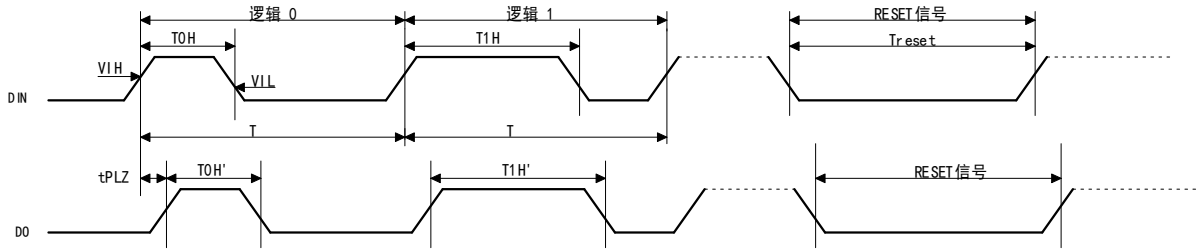
### 3. 高速模式时间

符号	参数	测试条件	最小值	典型值	最大值	单位
T0H	输入 0 码，高电平时间	VDD=5.0V GND=0V	300	360	390	ns
T1H	输入 1 码，高电平时间		650	720	1000	ns
T0H'	输出 0 码，高电平时间		--	360	--	ns
T1H'	输出 1 码，高电平时间		--	720	--	ns
T	0 码或 1 码的周期时间		--	1.25	--	us
Treset	Reset码，低电平时间		40	--	--	us

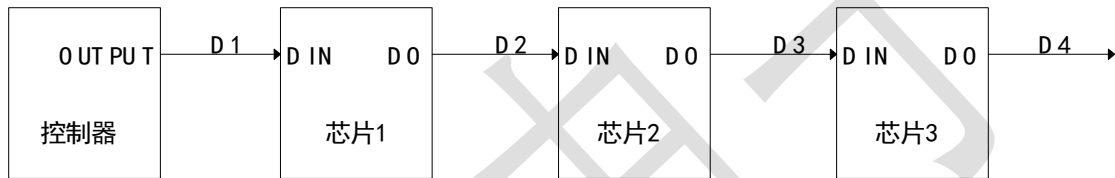
(1) 0 码或 1 码周期在 1.25  $\mu$ s (频率 800KHz) 至 2.5  $\mu$ s (频率 400KHz) 范围内，芯片均可正常工作，但是 0 码和 1 码高电平时间必须符合上表中相应数值范围；

(2) 不需复位时，字节之间的低电平时间不要超过 5  $\mu$ s，否则芯片可能复位，复位后又重新接收数据，无法实现数据正确传送。

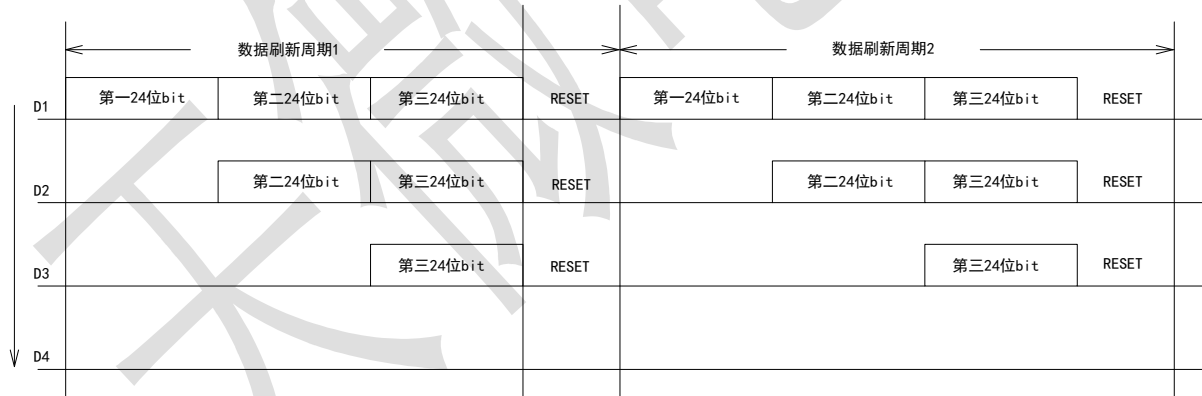
## 4. 时序图



## 5. 数据传输和转发



其中D1 为控制器发送的数据，D2、D3、D4 为级联TM1804 转发的数据



芯片级联和数据传输并转发过程：控制器发来数据（D1），当芯片1接收完第一24bit，芯片1还没有转发数据（D2），接着控制器继续发来数据，芯片1再接收第二24bit，由于芯片1已经存有了第一24bit，因此，芯片1通过D0把第二24bit转发出去，芯片2接收芯片1转发来的数据（D2），此时，芯片2还没有转发数据（D3）；控制器继续发来数据，芯片1又把接收到的第三24bit转发到芯片2，由于芯片2也已经存有一个24bit，所以，芯片2又把第三24bit转发（D3），芯片3接收到第三24bit，此时如果控制器发送一个RESET低电平信号，所有芯片就会复位并把各自接收到的24bit数据解码后控制RGB端口输出，完成一个数据刷新周期，芯片又回到接收准备状态。

## 十三、应用信息

### 1、如何计算数据刷新速率

数据刷新时间是根据一个系统中级联了多少像素点来计算的，一组 RGB 通常为一个像素，需要一个 TM1804 芯片来控制。例如，当要求刷新速度为 30 帧/秒时，芯片所能控制的点数计算方法为：

(1) 30 帧/秒相当于每帧占用的时间为  $t_1 = 1s \div 30 = 0.033333s = 33333 \mu s$ ；

(2) 高速模式时，数据 Bit 位周期为  $1.25 \mu s$ ；低速模式时，数据 Bit 位周期为  $2.5 \mu s$ 。每个像素点应接收的数据为 24 个 Bit 位，故传输每个像素点所需时间为：高速模式下  $t_2 = 24 \times 1.25 \mu s = 30 \mu s$ ；低速模式下  $t_3 = 24 \times 2.5 \mu s = 60 \mu s$ ；

(3) 所能控制的点数为：高速模式下， $N = t_1 / t_2 = 33333 \mu s \div 30 \mu s = 1111$  点；低速模式下， $N = t_1 / t_3 = 33333 \mu s \div 60 \mu s = 555$  点。

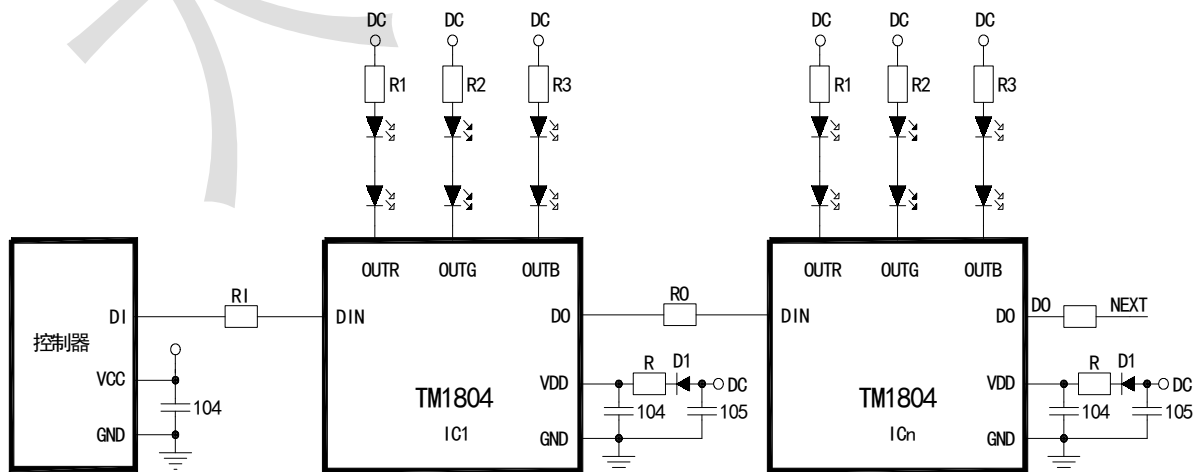
根据上述计算所得点数，再去掉芯片复位时间及传输延时，保守结论为：当刷新速度为 30 帧/秒时，高速模式可以级联控制 1024 个像素点（1024 片 TM1804 级联）不会有任何闪烁；低速模式可以级联控制 512 个像素点（512 片 TM1804 级联）不会有任何闪烁。

以下是级联点数对应最高数据刷新率表格：

像素点	高速模式		低速模式	
	最快一次刷新数据时间 (mS)	最高刷新率 (Hz)	最快一次刷新数据时间 (mS)	最高刷新率 (Hz)
1~50	1.44	694	2.88	347
1~100	2.88	347	5.76	174
1~200	5.76	174	11.52	87
1~400	11.52	87	23.04	43
1~800	23.04	43	46.08	22
1~1000	28.8	35	57.6	17

如果系统对数据刷新率要求不高，则对级联像素点数量无要求，只要供电正常，理论上可用 TM1804 无限级联。

### 2、应用电路和电源配置



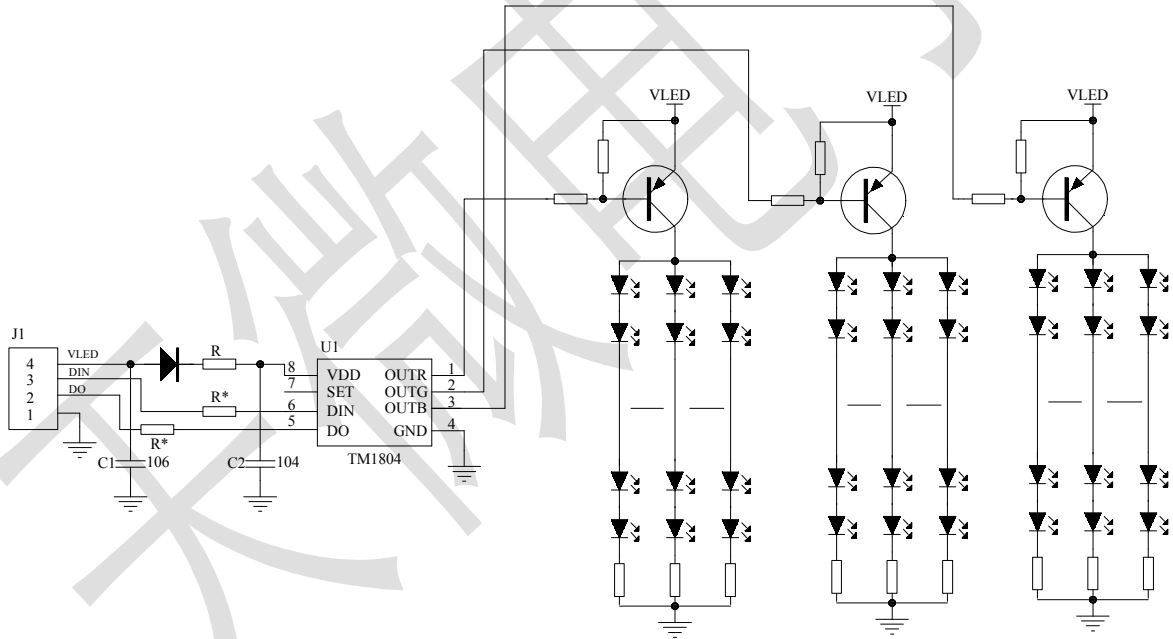
R1, R2, R3 的阻值可根据 OUT 端口串接的 LED 个数来自行调节。RI 与 RO 建议接 100~200 欧姆电阻，作信号隔离用，防止下一级芯片损坏后对上一级造成影响。

TM1804 可以配置成 6~24V 电压供电，但根据输入电压不同，应配置不同的电源电阻，该阻值列表如下：

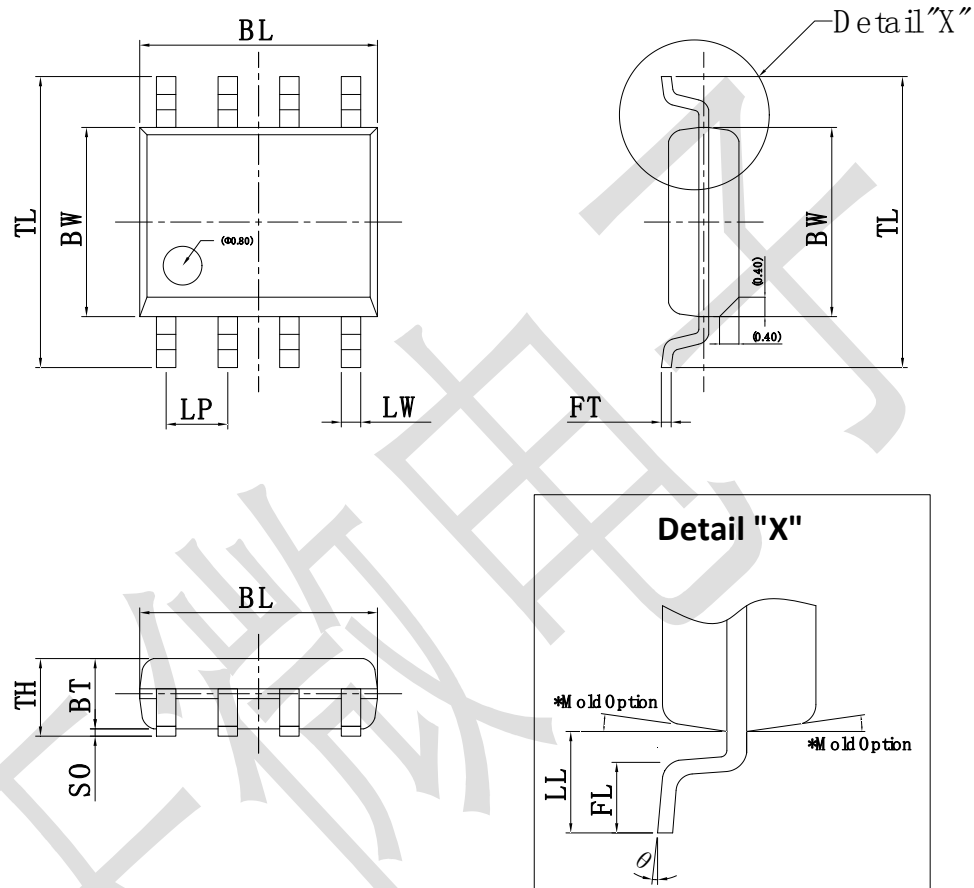
电源电压	建议电源与 VDD 间连接电阻 R 阻值	说 明
6V	330	如果用 DC=5V 直接供电，R 电阻不用接； D1 二极管的作用是防止电源接反造成芯片烧坏。
9V	1.2K	
12V	2.4K	
24V	6.8K	

### 3、使用TM1804 扩流

在实际应用中，经常需要驱动大功率或更多的 LED 灯，为了得到更大的驱动电流，可以按如下方法进行扩流使用，根据 LED 灯的功率选择适合的 PNP 三极管或 P 沟道 MOS 管（场效应管）。下图为 SOP8 和 DIP8 封装示例，SOT23-8 相对应好脚位也能一样应用。



#### 十四、封装示意图(SOP8)

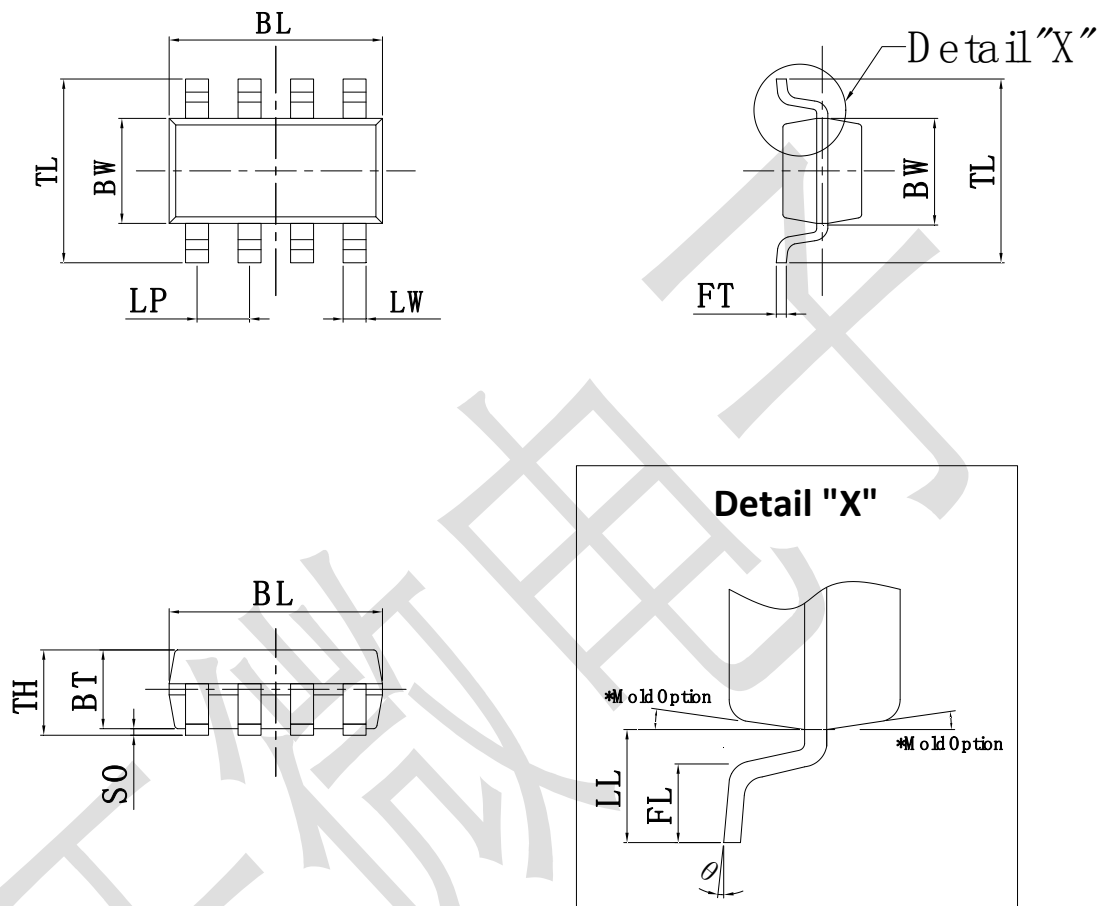


#### Dimensions

Item	BL	BW	TL	LW	LP	FT	BT	SO	TH	LL	FL	Θ
表示	总长	胶体宽度	跨度	脚宽	脚间距	脚厚	胶体厚度	站高	胶体高度	单边长	脚长	脚角度
Unit	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	°
Spec	5.10 (4.90) 4.70	4.00 (3.90) 3.80	6.30 (6.00) 5.70	0.400 TYP	1.270 TYP	0.250 (0.200) 0.150	1.50 (1.45) 1.35	0.200 (0.150) 0.020	1.650 Max.	1.20 (1.05) 0.80	0.85 (0.65) 0.40	8 (4) 0



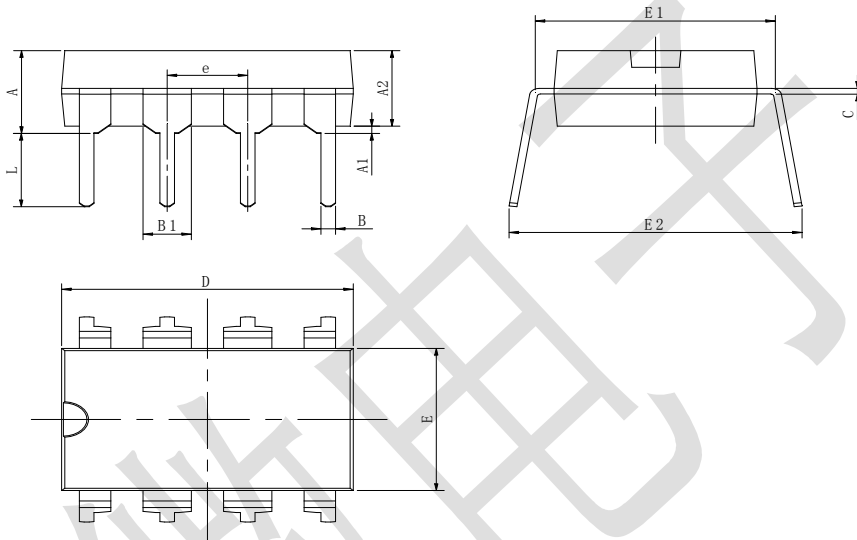
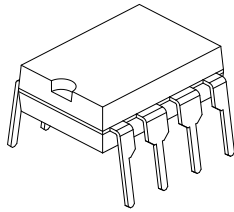
## 封装示意图(SOT23-8)



## Dimensions

Item	BL	BW	TL	LW	LP	FT	BT	SO	TH	LL	FL	Θ
表示	总长	胶体宽度	跨度	脚宽	脚间距	脚厚	胶体厚度	站高	胶体高度	单边长	脚长	脚角度
Unit	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	mm	°
Spec	3.30 (3.25) 3.20	1.65 (1.60) 1.55	2.90 (2.80) 2.70	0.350 TYP	0.800 TYP	0.220 (0.170) 0.120	1.25 (1.20) 1.15	0.150 (0.100) 0.000	1.350 Max.	0.70 (0.60) 0.50	0.48 (0.40) 0.32	8 (4) 0

封装示意图(DIP8)



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	3.710	4.310	0.146	0.170
A1	0.510		0.020	
A2	3.200	3.600	0.126	0.142
B	0.380	0.570	0.015	0.022
B1	1.524 (BSC)		0.060 (BSC)	
C	0.204	0.360	0.008	0.014
D	9.000	9.400	0.354	0.370
E	6.200	6.600	0.244	0.260
E1	7.320	7.920	0.288	0.312
e	2.540 (BSC)		0.100 (BSC)	
L	3.000	3.600	0.118	0.142
E2	8.400	9.000	0.331	0.354

All specs and applications shown above subject to change without prior notice.  
(以上电路及规格仅供参考, 如本公司进行修正, 恕不另行通知)